

1/5/11 (Item 11 from file: 351)
DIALOG(R)File 351:Derwent WPI
(c) 2005 Thomson Derwent. All rts. reserv.

007288614
WPI Acc No: 1987-285621/198741
XRPX Acc No: N87-214070

Continuous microwave channel multiplexer with module change capability -
obtains asymmetric response by filter choice in two continuous modules
ensuring symmetrical overall system characteristic

Patent Assignee: COM DEV LTD (COMC-N)

Inventor: CAMERON R

Number of Countries: 008 Number of Patents: 004

Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week	
EP 240634	A	19871014	EP 86304375	A	19860609	198741	B
JP 62239702	A	19871020				198747	
US 4815075	A	19890321	US 8721908	A	19870304	198914	
CA 1281821	C	19910319				199127	

Priority Applications (No Type Date): CA 506262 A 19860409

Cited Patents: 1.Jnl.Ref; A3...8924; FR 2218703; No-SR.Pub; US 4240155

Patent Details:

Patent No	Kind	Lan	Pg	Main IPC	Filing Notes
-----------	------	-----	----	----------	--------------

EP 240634	A	E	20		
-----------	---	---	----	--	--

Designated States (Regional): DE FR GB IT SE

US 4815075	A	17			
------------	---	----	--	--	--

Abstract (Basic): EP 240634 A

Each channel (1-5) of the multiplexer (6) incorporates a module (42,-45) which includes a pair of filters having identical characteristics. These characteristics vary from module to module and, in the case of one frequency-contiguous pair (41,42), give rise to a deliberately asymmetric response. This combines with the responses of other modules (43,-45) to produce a symmetrical curve for the system (6) as a whole.

Choice of individual filter responses determines the overall system characteristic, and begins with establishment of those for the initial frequency-contiguous pair; thereafter, a specific sequence must be followed in constructing a system. Subsequent additions or deletions may nevertheless be made without alterations to the rest of the system provided that these are effected at its upstream end.

USE/ADVANTAGE - In space communications. System concept facilitates addition or removal of channels without contingent changes.

7/9

Title Terms: CONTINUOUS; MICROWAVE; CHANNEL; MULTIPLEX; MODULE; CHANGE; CAPABLE; OBTAIN; ASYMMETRIC; RESPOND; FILTER; CHOICE; TWO; CONTINUOUS; MODULE; ENSURE; SYMMETRICAL; OVERALL; SYSTEM; CHARACTERISTIC

Derwent Class: W02

International Patent Class (Additional): H01P-001/21; H01P-005/12;

H04J-001/12

File Segment: EPI

⑨ 日本国特許庁 (JP)

⑩ 特許出願公開

⑪ 公開特許公報 (A)

昭62-239702

⑫ Int.CI.

H 01 P 5/12
1/213
H 04 J 1/00

識別記号

厅内整理番号

⑬ 公開 昭和62年(1987)10月20日

7741-5J
P-7741-5J
8226-5K

審査請求 有 発明の数 3 (全18頁)

⑭ 発明の名称 モジュラ隣接チャンネル・マルチブレクサ

⑮ 特願 昭61-265426

⑯ 出願 昭61(1986)11月7日

優先権主張

⑰ 1986年4月9日 ⑯ カナダ(CA) ⑯ 506262

⑰ 発明者 リチャード・ジェイ・イギリス国、エイチピー-13・6キューージー、バックス、ハイ・ワイコンプ、ルーカス・ロード 11
キヤメロン

⑯ 出願人 コム・デブ・リミテッド カナダ国、エヌ1アール・7エイチ6、オンタリオ、ケンブリッジ、シエルドン・ドライブ 155

⑰ 代理人 弁理士 鈴江 武彦 外2名

明細書

1. 発明の名称

モジュラ隣接チャンネル・マルチブレクサ

2. 特許請求の範囲

(1) 動作周波数に関連して隣接的に多量化される少なくとも2つのチャンネル(1、2)によって特徴付けられる隣接チャンネル・マルチブレクサであって、

前記マルチブレクサ(48)は上流端及び下流端を有し、

前記各チャンネル(1、2)は実質上同一の2つのフィルタ(f、f1)を伴ったモジュール(41、42)を有し、

1つの下流モジュール(42)に隣接される少なくとも1つのモジュール(41)は非対称的な滤波機能を作り出す前記フィルタ(f、f1)を有し、前記非対称的な滤波機能が他のモジュール(42)の応答に結合することにより前記マルチブレクサ(48)が全体として対称的な応答を作り出すことを特徴とする隣接チャンネル・マルチブレクサ。

(2) 前記所定のチャンネル(2)は対称的な滤波機能を作り出すフィルタ(f、f1)を伴ったモジュール(42)を有する前記チャンネル(2)の高い及び低い帯域の両者の非隣接下流チャンネルを有することを特徴とする特許請求の範囲第1項記載のマルチブレクサ。

(3) 前記所定のチャンネル(2)は少なくとも一对のトランスマッショントゼロに伴って対称的な滤波機能を作り出すフィルタ(f、f1)を伴ったモジュール(42)を有する前記チャンネル(2)の高い及び低い帯域の両者の非隣接下流チャンネルを有することを特徴とする特許請求の範囲第1項記載のマルチブレクサ。

(4) 前記所定のチャンネル(2)は一对のトランスマッショントゼロに伴って対称的な滤波機能を作り出すフィルタ(f、f1)を伴ったモジュール(42)を有する前記チャンネル(2)の高い及び低い帯域の両者の非隣接下流チャンネルを有することを特徴とする特許請求の範囲第1項記載のマルチブレクサ。

(5) 前記所定のチャンネル(5)は階極のj-w軸上より階極のj-w軸上の方が1つ以上のトランスマッショーン・ゼロに伴って非対称的な過渡機能を作り出すフィルタ(f, f1)を伴ったモジュール(45)を有する前記チャンネル(5)の低い帯域上の1つの隣接下流チャンネル(4)を有することを特徴とする特許請求の範囲第2項、第3項、若しくは第4項記載のマルチブレクサ。

(6) 前記所定のチャンネル(5)は隔極の jw 軸上の 1 つのトランスマッショントリオに伴って非対称的な遮波機能を作り出すフィルタ (f 、 f_1) を作ったモジュールを有する前記チャンネル(5)の低い帯域上の 1 つの隔接下流チャンネル(4)を有することを特徴とする特許請求の範囲第 4 項記載のマルチブレクサ。

(7) 前記所定のチャンネル(1)は船橋のj w軸上より陰極のj w軸上の方が1つ以上のトランスマッショ・ゼロに伴って非対称的な複波機能を作り出すフィルタ(3、[1])を伴ったモジュール(41)を含む前記チャンネル(1)の

を伴ったモジュール（43）を有する前記チャンネル（3）の高い及び低い帯域上の両者の2つの隣接下流チャンネル（2、4）を有することを特徴とする特許請求の範囲第2項、第6項若しくは第8項記載のマルチブレクサ。

(11) 前記所定のチャンネル(3)はトランスマッision・ゼロの無い対称的な滤波機能を作り出すフィルタ(1、11)を伴ったモジュール(43)を育する前記チャンネル(3)の高い及び低い帯域上の両者の2つの開接下流チャンネル(2、4)を育することを特徴とする特許請求の範囲第2項、第6項若しくは第8項記載のマルチブレクサ。

(12) 前記所定のチャンネル(3)はトランスマッision・ゼロ無しで論理的なチエビシエフ・波浪機能を作り出すフィルタ(1、11)を作ったモジュール(43)を有する前記チャンネル(3)の高い及び低い帯域上の両者の2つの隔接下波チャンネル(2、4)を有することを特徴とする特許請求の範囲第8項記載のマルチブレクサ。

高い帯域上の1つの階級下流チャンネル(2)を有することを特徴とする特許請求の範囲第2項、第3項若しくは第6項記載のマルチプレクサ。

(8) 前記所定のチャンネル(1)は陰極のj-w軸上の1つのトランスマッショントゼロに伴って非対称的な波波機能を作り出すフィルタ(1、1')を伴ったモジュール(41)を含む前記チャンネル(1)の高い排板上の1つの隣接下流チャンネル(2)を有することを特徴とする特許請求の範囲第5項記載のマルチブレクサ。

(9) 前記所定のチャンネル(3)は対称的な諜報機能を作り出すフィルタ(1、1')を作ったモジュール(48)を有する前記チャンネル(3)の低い及び高い帯域上の両者の2つの階級下流チャンネル(2、4)を有することを特徴とする特許請求の範囲第2項、第6項若しくは第8項記載のマルチブレクサ。

(10) 前記所定のチャンネル(3)は少なくとも一对のトランスマッショント・ゼロに伴って対称的な波形を作り出すフィルタ([1], [1])

(13) 前記マルチプレクサ(40)は周波数に関連して無作為の順序で配列された所定の適正数のチャンネル(1、2、3)を有することを特徴とする特許請求の範囲第12項記載のマルチプレクサ。

(14) 前記所定の優先周波数の追加的なチャンネル(5)は存在チャンネル(1、2、3、4)の前記周波数に関連して追加される前記チャンネル(5)の前記周波数に関係なしに、及び前記マルチブレクサの存在チャンネル(1、2、3、4)の性能を妨げることなしに、前記追加的なチャンネルが前記マルチブレクサ(46)の前記存在チャンネル(1、2、3、4)に関連した上流位置に於ける前記マルチブレクサ(46)の中へ挿入される間は前記マルチブレクサ(46)に所定時間追加されることが可能であることを特徴とする特許請求の範囲第12項記載のマルチブレクサ。

(15) 前記所定の優先周波数の複数の追加的なチャンネル(3、5)は存在チャンネル(1、2、4)の前記周波数に関連して追加される前記

チャンネル(3、5)の前記周波数に関係することなしに、及び前記マルチブレクサ(46)の存在チャンネル(1、2、4)の性能を妨げることなしに、前記追加的なチャンネル(3、5)が前記マルチブレクサ(46)の前記存在チャンネル(1、2、4)に隣接した上流位置に於いて前記マルチブレクサ(46)の中へ各々挿入される間は前記マルチブレクサ(46)に所定時間で追加されることが可能であることを特徴とする特許請求の範囲第12項記載のマルチブレクサ。

(16) 前記所定の存在チャンネル(5)は存在マルチブレクサ(4)の残存チャンネル(1、2、3、4)の性能を妨げることなしに前記マルチブレクサ(4)から移動されることが可能な全ての他のチャンネル(1、2、3、4)の上流に位置されることを特徴とする特許請求の範囲第12項記載のマルチブレクサ。

(17) 前記各フィルタ(f、f1)は入力ポート(a、b)及び出力ポート(c、d)を有し、各モジュール(41、42、43、44、45)に於け

前記各フィルタ(f、f1)は入力ポート(a、b)及び出力ポート(c、d)を有し、

前記各モジュール(41、42)の前記2つのフィルタ(f、f1)の前記入力ポート(a、b)は二次的ハイブリッド・カップラ(11)によって相互接続され、

前記各モジュール(41、42)の前記2つのフィルタ(f、f1)の前記出力ポート(c、d)は二次的ハイブリッド・カップラ(11、12)によって相互接続され、

(i) 所定のチャンネル(2)が一対のトランスマッション・ゼロに伴って対称的な遮波機能を作り出すフィルタ(f、f1)を有する隣接下流チャンネルを有さず、

(ii) 所定のチャンネル(5)が隔板のjw軸上の1つのトランスマッション・ゼロに伴って非対称的な遮波機能を作り出すフィルタ(f、f1)を有する前記チャンネル(5)の低い帯域上の1つの隣接下流チャンネル(4)を有し、

前記2つのフィルタ(f、f1)の前記入力ポート(a、b)は二次的ハイブリッド・カップラ(11)によって相互接続され、前記各モジュール(41、42、43、44、45)に於いて前記2つのフィルタ(f、f1)の前記出力ポート(c、d)は二次的ハイブリッド・カップラ(12)によって相互接続され、前記モジュール(41、42、43、44、45)は特有のインピーダンスを含むことを特徴とする特許請求の範囲第1項、第12項及び第14項記載のマルチブレクサ。

(18) 隣接チャンネルマルチブレクサ構成方法に於いて、

前記マルチブレクサは動作周波数に隣接して隔離的に多重化される少なくとも2つのチャンネルによるもので、

前記マルチブレクサ(46)は上流端及び下流端を有し、

前記各チャンネル(1、2、3、4、5)は次第に同一の2つのフィルタ(f、f1)を伴ったモジュール(41、42、43、44、45)を有し、

(iii) 所定のチャンネル(1)が隔板のjw軸上の1つのトランスマッション・ゼロに伴って非対称的な遮波機能を作り出すフィルタ(f、f1)を有する前記チャンネル(1)の高い帯域上の1つの隣接下流チャンネル(2)を有し、

(iv) 所定のチャンネル(3)がトランスマッション・ゼロ無しで論理的なチエビシエフ遮波機能を作り出すフィルタ(f、f1)を有する前記チャンネル(3)の低い及び高い帯域上の前者の2つの隣接下流チャンネル(2、4)を有するため、

第1に前記下流チャンネル(2)を選択する工程と、次に前記チャンネル(2)の直に上流の前記チャンネル(4)に従って選択する工程と、最後の工程で順序に於いて各モジュールの前記次第同一のフィルタ(f、f1)を選択する工程とを具備することを特徴とする隣接チャンネル・マルチブレクサ構成方法。

(19) 前記所定の優先周波数の追加的なチャンネル(5)は前記マルチブレクサの存在チャ

特開昭62-239702(4)

ンネル(1、2、3、4)に隣接した上流の位置に於ける前記追加的なチャンネル(5)を追加することによって前記マルチブレクサ(46)に追加されることを特徴とする特許請求の範囲第18項記載の方法。

(20) 前記所定のチャンネル(5)は前記マルチブレクサ(46)の残存チャンネル(1、2、3、4)に隣接した上流の位置から前記チャンネル(5)を移動することによって存在マルチブレクサ(46)から移動されることを特徴とする特許請求の範囲第18項記載の方法。

(21) 隣接チャンネル・マルチブレクサ構成方法で、

前記少なくとも2つのチャンネル(1、2)によって特徴付けられるマルチブレクサ(46)はこれらの動作周波数(41、42)に隣接して隣接的に多量化され、前記各チャンネル(1、2)は実質上同一の2つのフィルタ(1、1')を作ったモジュール(41、42)を有し、

前記方法は全部の対称的な応答を作り出すため

ransミッショ・ゼロに伴った非対称的な波波機能を作り出すフィルタ(1、1')を含む前記チャンネル(1)の高い帯域上で1つの隣接下流チャンネル(2)を有し、

(1v) 所定のチャンネル(3)が対称的な波波機能を作り出すフィルタ(1、1')を有する前記チャンネル(3)の低い及び高い帯域上の両者で2つの隣接下流チャンネル(2、4)を有するため、

第1に前記下流チャンネルを選択する工程と、最後に選択された前記チャンネルの直に上流の隣接的に前記チャンネルを選択する工程と、順序に於いて各モジュールの前記実質上同一のフィルタを選択する工程とを具備することを特徴とする特許請求の範囲第21項記載の方法。

(23) 前記方法は、

(1) 所定のチャンネル(2)が一对のトランスマッショ・ゼロに伴った対称的な波波機能を作り出すフィルタ(1、1')を有する隣接下流チャンネルを有さず、

の経路のように前記マルチブレクサ(46)を動作すると共に非対称的な波波機能を作り出す前記フィルタのために1つの下流モジュール(42)に隣接される少なくとも1つのモジュール(41)の前記フィルタ(1、1')を選択する工程によることを特徴とする隣接チャンネル・マルチブレクサ構成方法。

(22) 前記方法は、

(1) 所定のチャンネル(2)が少なくとも一对のトランスマッショ・ゼロに伴った対称的な波波機能を作り出すフィルタ(1、1')を有する隣接下流チャンネルを有さず、

(11) 所定のチャンネル(5)が陰極のJW軸上より陽極のJW軸上で1つ以上のトランスマッショ・ゼロに伴った非対称的な波波機能を作り出すフィルタ(1、1')を有する前記チャンネル(5)の低い帯域上の隣接下流チャンネル(4)を有し、

(111) 所定のチャンネル(1)が陽極のJW軸上より陰極のJW軸上で1つ以上のト

(11) 所定のチャンネル(5)が陰極のJW軸上の1つのトランスマッショ・ゼロに伴った非対称的な波波機能を作り出すフィルタ(1、1')を有する前記チャンネル(5)の低い帯域上で1つの隣接下流チャンネル(4)を有し、

(111) 所定のチャンネル(1)が陰極のJW軸上で1つのトランスマッショ・ゼロに伴った非対称的な波波機能を作り出すフィルタ(1、1')を含む前記チャンネル(1)の前記高い帯域上で1つの隣接下流チャンネル(2)を有し、

(1v) 所定のチャンネル(3)がトランスマッショ・ゼロ無しで論理的チャビシエフ波波機能を作り出すフィルタ(1、1')を有する前記チャンネル(3)の前記低い及び前記高い帯域上の両者で2つの隣接下流チャンネル(2、4)を有するため、

第1に前記下流のチャンネルを選択する工程と、最後に選択された前記チャンネルの直に上流の隣

接的に前記チャンネルを選択する工程と、順序に於いて各モジュールの前記実質上同一のフィルタを選択する工程とを具備することを特徴とする特許請求の範囲第21項記載の方法。

(24) 前記方法は前記マルチブレクサ(40)の前記存在チャンネル(1、2、3、4)に関連した上流の位置に於ける追加的なチャンネル(5)を挿入する工程によって前記マルチブレクサに所定の優先周波数の所定の追加的なチャンネル(5)を追加する工程とを具備することを特徴とする特許請求の範囲第21項、第22項若しくは第23項記載の方法。

(25) 前記方法は前記マルチブレクサ(40)の既存チャンネル(1、2、3、4)に関連した上流の位置に於けるチャンネル(5)を移動する工程によって前記マルチブレクサから所定のチャンネル(5)を移動することによることを特徴とする特許請求の範囲第21項、第22項若しくは第23項記載の方法。

3. 発明の詳細な説明

通信ネットワークを形成するために継続接続された方向性フィルタを使用することである。前記方向性フィルタの設計及び特性が、長年の間知られていた。S. B. CohnとP. S. CoaleによるI.R.E.、Volume 44、Number 8、August 1956、Pages 1018-1024によって、方向性チャンネル分離フィルタの使用及び設計は討議されている。十分な保護帯域はこのタイプの配列の隣接したチャンネル間で存在し、非相互作用は前記チャンネルが共に継続接続されるとき、前記隣接したチャンネル・フィルタの間に存在する。したがって、各チャンネルは、存在または既存マルチブレクサに影響を及ぼすことなしに主回路から移動されるか、または追加されるべく可能な分離モジュールとなる。不運にも、マルチブレクサがこれらの動作周波数に関連して隣接チャンネルの配列を有するとき、隣接したチャンネル間の案内帯域は、不十分または不在、及び多段の相互チャンネル相互作用の結果となる。この問題を解決するために、それは、3dBハイブリッドを使用するそれらに結合するために及びも

【産業上の利用分野】

この発明は、マイクロ波周波数チャンネル結合装置に關し、マルチブレクサ及びこのようなマルチブレクサを構成する方法を共通に述べている。特にこの発明は、前記マルチブレクサに於いて存在チャンネルの性能に影響を及ぼすことなしに所定の未来時間での追加が可能な所定数のチャンネル及び相対的な周波数の所定の優先順序で隣接的に結合され得る前記所定数のチャンネルに於いて、完全な適応性を作り出すモジュラ隣接チャンネル・マルチブレクサに関する。加えて、所定数のチャンネルは、前記マルチブレクサに於ける他のチャンネルの性能に影響を及ぼすことなしに、既存チャンネルに関連したマルチブレクサに於いて上流位置から移動されることが可能となる。

【従来の技術】

信号が宇宙船に送信される以前に複数の信号を結合することは、現在のマルチ・チャンネル簡易通信宇宙船地上局に共通である。このような複数の信号を結合する1つの手法は、非隣接的な多段

う1つに隣接した2つの非隣接マルチブレクサを構成するために共通のものである。例えこの配列が約50%の出力損失に於ける結果と、構成するため及び動作するために極めて効率なそれを作成する他の要求を有しても、これらのタイプのマルチブレクサは、世界的な基準で地上局に於いて更に広く使用されるものである。この広く行はれた使用の1つの理由は、他のチャンネルの性能に於いて如何なる犠牲もなしに所定時間で追加チャンネルに於いて、総適応性を認めるこの型のマルチブレクサである。

"Contiguous Channel Multiplexor"と称されたBell、Jr. 他による1977年6月14日に発行された米国特許第4,029,902号に於いて、改善されたマルチブレクサは隣接した単数または複数のチャンネルの反射性損失領域の中、及びこれらの間接した帯域端を過ぎて広がる予備選択された帯域通過特性の1つまたは両者によって説明されている。全てのチャンネル・フィルタは、同じ対称的なフィルタ設計を使用する。したがつ

て、前記マルチブレクサは3つの不利益から受けたる前記Ballの特許に於いて説明される。第一に、前記マルチブレクサのチャンネルは、チャンネル周波数の上界または下界する順序の何れかで配列されねばならない。これは、地上局のために使用されたマルチブレクサのための非常に重要な制限となるが、宇宙船で使用されるマルチブレクサのための問題の構成要素とは成らない。第二に、前記多量化方法は、前記チャンネル性能に於いて非対称を発生する。デジタル信号のこの広範囲に渡る使用で、例えばPSKまたはQPSKのチャンネル非対称は、データ率を縮小することが可能であり、そしてその結果として収益を縮小することが可能である。第三に、非対称として存在マルチブレクサから移動するかまたは前記追加され得ないチャンネルが、隣接したチャンネルの前記性能の中へ導かれ、故にこれらの収益を生む収益を減ずる。しかしながら、前記マルチブレクサは、地上局に於ける前記マルチブレクサの前記使用にのみ一般に供給する前記不利益、及び前記50%の

出力損失の問題を克服する前記Ballの特許に於いて説明される。

“Manifold Multiplexer”と称されたRalph Levy、他によって発行された米国特許第4,258,435号で、これらは最小の損失及び最小の大きさを提供するマルチブレクサが説明されており、それらは宇宙船の応用に批判的である。したがって、前記マルチブレクサは、この発明と比較するとき、確固とした且つ相対的に高価である前記Levyの特許に於いて説明される。前記マルチブレクサは、前記完全なマルチブレクサの全部の設計変更を要求する单一チャンネルの帯域幅及び/または前記動作周波数に於けるどのような変更及び全部のユニットとして、調整されると共に最も効率的にされる前記Levyの特許に於いて説明される。この制限は、地上局で使用されるマルチブレクサのために最も好ましくないものである。前記マルチブレクサは、前記50%の出力損失の前記問題をも克服する前記Levyの特許に於いて説明される。

〔発明が解決しようとする問題点〕

宇宙船に於いて使用されるマルチブレクサで、前記完全なマルチブレクサを設計変更することなしに、前記マルチブレクサから移動されるかまたは追加されることが可能であるチャンネルで、事実はどのような出来事でも発射されるかつての前記宇宙船の設計で作成されることができない変更としての重大な制限ではないものである。また、マルチブレクサが宇宙船での使用のために設計されるとき、チャンネルの数と相対的な周波数が知られており、そしてこれらは周波数の上界または下界順序の何れに於いても配列される前記チャンネルのために、前記マルチブレクサを設計することに於いて困難でないものである。しかしながら、マルチブレクサは地上局で使用され、地上局所有者は2つまたは3つのチャンネル、例えばチャンネル1、2及び5でのみ開始してもよい。したがって、前記地上局オペレータは新規のチャンネル、例えば各チャンネルの前記動作周波数を出す連続的なチャンネル番号であるチャンネル4を

折定できる。前記オペレータは、前記存在チャンネルを復帰する前記新規のチャンネル、及び前記宇宙船から有効な長くない前記存在チャンネルの1つによるか、または露露の内部に達せられた発達によって、この追加的なチャンネル4が指定可能とする。従来技術で知られる前記マルチブレクサで、チャンネル4は前記完全なマルチブレクサを改造及び設計変更することなしに、チャンネル1、2及び5の前記配列に追加することは可能ではない。無論、それは1つの場合よりそれ以上の追加的なチャンネルを追加するか、または移動するために必要とされ得る。前記マルチブレクサが各々の時間完全に設計変更されねばならないとする、存在マルチブレクサに対するチャンネルを追加または移動するコストは非常に高くなり得る。地上局で使用されたマルチブレクサは、時には結合物に關係する。地上局は、通常ほんの幾つかの不連続チャンネルのみを除いて有する衛星で前記チャンネルの全てを有していない。

この発明の目的は、前記存在チャンネルの動作

を妨げることなしに追加または移動することの可能なチャンネル及び相対的な周波数（例えば上昇、下降または合成した順序）のどのような無作為の順序で配列されることが可能なチャンネルであるモジュラ・マルチブレクサを提供するためのものである。

更にこの発明の目的は、全てのチャンネルのための群延長性能及び災質上完全に対称的な通過帯域損失変化を作り出すことが可能なマルチブレクサを提供するためのものである。

【問題点を解決するための手段】

すなわち、隣接チャンネル・マルチブレクサは、それらの動作周波数に関連して連続的に多重化される少なくとも2つのチャンネルを有する。前記マルチブレクサは、上流端及び下流端を有する。各チャンネルは、災質上同一の2つのフィルタを伴ったモジュールを有する。少なくとも1つのモジュールは、下流端のモジュールに隣接されるもので、非対称的な濾波機能を作り出すフィルタを有するものである。前記非対称的な濾波機能は、

での全てのチャンネルは、それらの動作周波数に関連したもう一方に応じて連続的に位置されるべきである。

第5図に方向性チャンネル分離フィルタ・モジュール1を示す。前記モジュール1は、前述して審査されたS. B. Cohn、他による記事で提議されたものであり、所定のハイブリッド結合のマルチブレクサの基本ブロック図である。各フィルタ・モジュール1は、2つの二次的ハイブリッド・カップラ11、12、及び災質上同一の2つの帯域通過型フィルタ「及び」から成る。このような配列は、以下の動作特性を有している。信号がポートaに入力されると、このような信号はフィルタ「及び」の通過帯域内であり、前記信号はポートdから現われる。帯域外の信号がポートcに入力されると、前記信号は前記フィルタ「」の外へ反射されると共にポートdから現われる。

第1図は前述して審査された前記文書に於けるS. B. Cohn、他によって提議されたタイプの在来的な隣接チャンネル・マルチブレクサのブロック

全体として対称的な応答を作り出す前記マルチブレクサのために、他のモジュールの応答によって結合する。

更に、隣接チャンネル・マルチブレクサの構成方法は、動作周波数に関連して隣接的に多重化される少なくとも2つのチャンネルを有するマルチブレクサを使用する。各チャンネルは、災質上同一の2つのフィルタを伴ったモジュールを有する。前記方法は、全体として対称的な応答を作り出すためにこのような経路に於いて前記マルチブレクサを動作する工程、及び非対称的な濾波機能を作り出す前記フィルタのために、下流のモジュールに伴って隣接された少なくとも1つのモジュールの前記フィルタを選択する工程とを具備する。

【実施例】

以下の図面を参照してこの発明の一実施例を説明する。以下の図面にはこの発明の実施例と同様の従来技術のマルチブレクサの設計及び性能も示される。

以下の説明に於いて、連続的なチャンネル数字

図を示す。この配列で、マルチブレクサ・アセンブリ3は、残りのチャンネル非隣接多重化順序で継続接続されるフィルタ・モジュール31、33、…32n-1、及び一様なチャンネル非隣接多重化順序で継続接続されるフィルタ・モジュール32、34、…32nを有する。言替えれば、この配列は2つの分離非隣接マルチブレクサを結合し、1つのマルチブレクサはチャンネル1、3、…2n-1を有し、もう1つのマルチブレクサはチャンネル2、4、…2nを有する。チャンネル1及び2、またはチャンネル3及び4、その他は、前記同じマルチブレクサに含まれるもので、強い相互作用が実行不可能な前記マルチブレクサを表すこれらの隣接チャンネル間で生ずる。信号がチャンネル1でモジュール31のポートaに入力されるとき、前記信号はモジュール33のポートcの方へ伝わると共にポートdから現われる。前記信号はモジュール33の外へ災質上反射され、そしてモジュール32n-1のポートcの方へ伝わる以前に前記モジュール33のポートdから現われる。1つは、モジュール

32口-1のポートdで共に現われると共に実質上非隣接的に結合する各チャンネル1、3、…2n-1のポートに入力する信号をたやすく見ることができる。モジュール31のポートcのような全ての使用しないポート及び全てのポートbは、終端抵抗器Rによって決定される。

同様に、全ての信号は、モジュール32nのポートdで現われると共に結合するチャンネル2、4、…2nのポートに現われる。これらの残り以外の隣接マルチブレクサ及び一様な非隣接マルチブレクサを作成するため、二次的ハイブリッド13は、1つの隣接信号の中へ前記2つの合成信号を結合するために一般に使用される。したがって、前記2つの合成信号は非コヒーレントとなるべきであり、前記出力の50%は高出力終端抵抗器R1の中で消されることができる。言替えれば、前記多重化技術の使用は、50%出力損失に於ける結果で第1図に示される。にもかかわらず、この技術は、隣接多重化を達成するために、簡潔的な宇宙船上局オペレータによって使用された技術を最

も広範囲に使用したものである。このようなマルチブレクサ技術を適用することによって、与えられたアセンブリに於ける全てのフィルタ・モジュールは、同一の過渡機能を使用し、代表的に設計帯域幅に伴った準長円形な機能フィルタが次の物理的に隣接したチャンネルの前記通過帯域の中へ広がらないものである。

第2図は、米国特許第4,258,435号のR. Levy、他によって提案された従来技術の隣接チャンネル・マルチブレクサを示すもので、これは第1図の前記マルチブレクサ・アセンブリ3の出力の50%の損失を避ける間、どのような数の隣接チャンネルをも結合できる。前記多重化する配列は、1つの合成信号の中で結合される全ての4チャンネルの前記出力ポートで前記信号のために共通マニホールド09に全て接続されるフィルタ63、64、65及び66が示される。例えこのタイプのマルチブレクサが感覚的性能と機械的軽さ及び密度に関して最良であっても、それはモジュラでないタイプに於ける不利益から損害を受ける。それは、

不利益に前記他のチャンネル、特に周波数（例えは隣接）に於いて近接するそれらのチャンネルの前記性能に影響を及ぼすことなしにチャンネルを移動または追加するために可能とはならない。最良の全ての性能を供給するために共同の相互作用のバランスは、前記マニホールド上の前記チャンネル・フィルタ出力の正確な位置、前記マニホールドに沿った前記フィルタに対するチャンネルの配置のパターンによって、及び各フィルタの正確な感覚的設計によって達成される。故に、前記全体のマルチブレクサは最良の全体の性能のために全体として調整されるものであり、別の単数または複数のチャンネルを追加するため、あるいは単数または複数のチャンネルを移動するため、信頼する全体の性能上のバランスを失う。

第3図は、方向性チャンネル分離フィルタ・モジュール1のシリーズを使用する米国特許第4,029,902号のC. Bell、他によって構成された従来技術の隣接チャンネル・マルチブレクサ28を示す。この配列に於いて、フィルタ・モ

ジュール21、22、23、…2nは、マルチブレクサ・アセンブリを形成するために纏続接続されたものである。隣接的に結合した信号は、フィルタ・モジュール2aのポートdから現われる。第1図の前記マルチブレクサ・アセンブリ3と同様に、全ての使用されないポートは終端抵抗器Rによって終端される。このタイプのマルチブレクサの特性は、次のとおりである。全てのチャンネルは、前記マルチブレクサ・アセンブリ2のブロック図に示された上界的なまたは下降的な周波数の順序で偏振されるべく要求されるものである。故に、存在アセンブリに対する任意の順序でのチャンネルの追加は、前記存在マルチブレクサの周波数の確立した順序に適応するために正しく生じる追加された周波数を有するべく前記チャンネルを除いて可能ではない。前記過渡機能は、隣接したチャンネルの相互作用による前記通過帯域の帯域端での歪みに於ける結果となる前記同じタイプとなる与えられたマルチブレクサ・アセンブリの各フィルタ・モジュールに於いて使用される。第4a図及び第

4 b 図に於いて、曲線 61 及び 62 は図に於いて示されるマルチブレクサ 28 の達成された最適の性能特性を供給する理想的で対称的な応答を表す。曲線 51 及び 52 は、マルチブレクサ 28 によって達成された代表的なチャンネル性能特性である。第 4 c 図は、第 3 図に示される前記従来技術の隣接チャンネル・マルチブレクサ 28 の総振幅応答特性を示す。それは、例え全てのモジュールの前記フィルタがもう 1 つに実質上同一であっても、曲線 53、54、55 及び 56 全ては全く異なる形態を有すると共に非対称的な特性を表すということを見ることが可能である。このような非対称は、今日の電気通信端端を左右する現在のデジタル通信規格のために避けられないものである。これは、前記従来技術のマルチブレクサの前記記述の結果である。

この発明の実施例は、前記と同じまたは類似したそれらの品目を含めて第 1 図乃至第 5 図に使用される前記と同じ引用数字を使用して、ここで述べられる。この発明に従って、フィルタ 1 及び 1' のためのフィルタ・モジュール 1 に於いて使

能をたやすく試すことができる。

第 7 図は、マルチブレクサ 48 のための全体として対称的な応答を達成するために、第 6 a 図乃至第 6 d 図に示される全ての 4 つの種類のフィルタ・モジュールを利用する多段化の順序を有する隣接チャンネル・マルチブレクサ 48 を示すブロック図である。前記マルチブレクサ 48 に於いて、5 つのフィルタ 45、43、41、44 及び 42 は、それぞれチャンネル番号 5、3、1、4、2 に応じて前記例証した順序で接続接続される。このマルチブレクサの目的は、総対称的な電気的通過帯域特性を示す全てのチャンネルのために、モジュール 42 のポート d で現われる前記結合信号を有すると共に、全部で 5 つの信号を結合するためである。マルチブレクサ 2、3 で全ての不使用ポートは終端抵抗器 R によって決定される。この発明に於いて、チャンネル・フィルタ・モジュールのポート d が別のチャンネル・フィルタ・モジュールのポート c に接続されるものであれば、チャンネルは前記下流チャンネルを有するためのものとなる。例えば、

用される前記遮波機能は、4 つの異なるタイプのうちの 1 つである。各タイプの遮波機能の前記使用は、多段化する順序及び状態によって決定される。4 つの異なる種類の遮波機能を選択する理由は、多段化する順序にかかわらない結果となる対称的なチャンネル特性のために、全ての周波数を多段化する順序のための完全な帯域端性能競争を提供するためである。前記 4 つの異なるタイプの遮波機能の前記振幅特性は、第 6 a 図乃至第 6 d 図に示される。第 6 a 図の曲線 71 は、対称的な長円形の / 単長円形の機能応答を表す。第 6 b 図の曲線 72 は、陽極の j w 軸で配置される 1 つのトランスマッショ・ゼロを有する非対称的な長円形の / 単長円形の機能応答を表す。第 6 c 図の曲線 73 は、陰極の j w 軸で配置される 1 つのトランスマッショ・ゼロを有する非対称的な長円形の / 単長円形の機能応答を表す。最後に、第 6 d 図の曲線 74 は、トランスマッショ・ゼロ無しでのチエビシュフ機能応答を表す。当業者は、図示されると共に詳述される全ての 4 つの遮波機

マルチブレクサ 48 に於ける全てのチャンネルは、チャンネル 2 を除いて下流チャンネルを有する。言わば、全てのチャンネルは、前記級接続された端で最後となる前記チャンネルを除いて下流チャンネルを有する。詳しくは、マルチブレクサは前記マルチブレクサのためのアンテナに最も近い端である前記下流端のために設計されたものである。この場合、チャンネルは前記アンテナに対して前記マルチブレクサの接続を妨げることなしに前記マルチブレクサの上流端から追加または移動されることが可能であり、そして前記マルチブレクサの残存部分は機能に対して続くことが可能である。無論、それは接続された前記アンテナの前記端から反対側の端、または前記下流端のためにマルチブレクサを設計することが可能となる。下流チャンネルの前述の定義に基づいて、前記タイプの遮波機能は以下のように決定される。多段化する周波数の与えられた順序によって、各チャンネルのために選択されるべきである。

モジュール・タイプ 0 : 前記チャンネル

の高い及び低い帯域上の両者の隣接下流チャンネルでないこれらの場合のために、第6a図に於いて示される一対のトランスミッショントランジスタに伴った対称的な滤波機能。

モジュール・タイプ1：前記チャンネルの低い帯域上の1つの隣接下流チャンネルであるこれらの場合のために、第6b図に示される前記陽極のJW軸上の1つのトランスミッショントランジスタに伴った非対称的な滤波機能。

モジュール・タイプ2：前記チャンネルの高い帯域上の1つの隣接下流チャンネルであるこれらの場合のために、第6c図に於いて示される前記陰極のJW軸上の1つのトランスミッショントランジスタに伴った非対称的な滤波機能。

モジュール・タイプ3：前記チャンネルの低い及び高い帯域上の両者の2つの隣接下流チャンネルであるこれらの場合のために、第6d図に示される高い及び低い側の両者上のトランスミッショントランジスタに伴う無しで論理的なチエビシェフ滤波機能。

な滤波機能を有する。モジュール・タイプ1に関して、これらは前記チャンネルの低い帯域上の1つの隣接下流チャンネルであり、モジュールは、前記陽極のJW軸上の1つのトランスミッショントランジスタに伴って非対称的な滤波機能を有するモジュールのための代用に於いて、一般に使用され得る前記陰極のJW軸上より前記陽極のJW軸上の1つ以上のトランスミッショントランジスタに伴った非対称的な滤波機能を有する。同様に、モジュール・タイプ2に関して、これらは前記チャンネルの前記高い帯域上の1つの隣接下流チャンネルであり、モジュールは、前記陰極のJW軸上の1つのトランスミッショントランジスタに伴って非対称的な滤波機能を有するモジュールのための代用に於いて、一般に使用され得る前記陽極のJW軸上より前記陰極のJW軸上の1つ以上のトランスミッショントランジスタに伴った非対称的な滤波機能を有する。モジュール・タイプ3に関して、これらは前記チャンネルの前記高い及び低い帯域上の両者の2つの隣接下流チャンネルであり、所定のモジュールは、

前述のモジュール・タイプ0から3を、この発明に従った最高のマルチブレクサを設計または構成するための最適の基準を含めて説明する。しかしながら、この変化は付属の特許請求の範囲内の前述のモジュール・タイプに於いて形成され得る。一般的に、これらの変化は前記マルチブレクサの性能に於いて満足な属性となるが、小単位での結果となる。しかしながら、幾つかのマルチブレクサのため、これらの変化は、前述のように説明される前記特定のモジュール・タイプに伴って得られる改善された性能上、または前記同じ性能に於ける結果となる。これらの変化の幾つかは、これより詳細に述べる。モジュール・タイプ0に関して、これらは前記チャンネルの高い及び低い帯域上の両者の非隣接下流チャンネルであり、モジュールは例え一対のトランスミッショントランジスタに伴って対称的な滤波機能を有する前記モジュールの配置に於いて使用され得るどのようなものでも、トランスミッショントランジスタ無し、または一対のトランスミッショントランジスタより伴った対称的

トランスミッショントランジスタ無しで論理的なチエビシェフ滤波機能を有するモジュールのための代用に於いて、一般に使用され得るトランスミッショントランジスタ無しで対称的な滤波機能か、または一つか一対以上のトランスミッショントランジスタ無しで対称的な滤波機能または対称的な滤波機能を有する。多數の他の変化は、当業者によってたやすく明らかにされる。

多端化する周波数の与えられた順序のために、モジュール・タイプの前記選択を更に明らかにするため、前述のモジュール・タイプ0、1、2、3は以下の数学的な式として再説明する。

前記隣接チャンネルを以下の、1、2、3、…nの周波数に於いて上昇すると共に順に番号付ける。

モジュール・タイプTは以下のように定義できる。

T = 0 であれば、滤波機能は
対称的な長周期

T = 1 であれば、滤波機能は

+ j w ゼロに伴って非対称的
T - 2 であれば、滤波機能は
- j w ゼロに伴って非対称的
T - 3 であれば、滤波機能は
チエビシェフである
機能 F (n, j) は以下のように定義され得
る。

$F(n, j) = 1$ (チャンネル j が
チャンネル n の下流
に存在するとき)

$F(n, j) = 0$ (チャンネル j が
チャンネル n の下流
に存在しないとき)

次に前記フィルタ・モジュール・タイプ T₁ の
チャンネル 1 は、

$T_1 = 2 F(i, i+1) + F(i, i-1)$
によって与えられる。

第 7 図のマルチブレクサ 46 の前記周波数配列に
対する前述の式を提供し、各チャンネルのために
選択された前記滤波機能は次のとおりである。

第 8 a 図及び第 8 b 図に、チャンネル・モジ
ュール・タイプ 0 の振幅及び群遅延特性がそれ
ぞれ示される。それは、前記理想的な曲線 61, 62 及
び上記前記理想に実質的には理想的となる曲線 81,
82 に接近して到達する上記曲線 71, 72 を見ること
がたやすくできる。第 8 c 図及び第 8 d 図に、チ
ャンネル・モジュール・タイプ 2 のそれぞれ前記
振幅及び群遅延特性が示される。それは、継続接続
以前の前記フィルタ・モジュール特性である前
記曲線 83, 84 より前記理想的な曲線 61, 62 に最
接近となる継続接続以後の前記チャンネル応答とな
る前記曲線 73, 74 を見ることがたやすくできる。
第 8 e 図及び第 8 f 図に、チャンネル・モジ
ュール・タイプ 1 の前記振幅及び群遅延特性がそれ
ぞれ示される。それは、曲線 85, 86 より理想的な曲
線 61, 62 に最接近される上記曲線 75, 76 を見ること
がたやすくできる。第 8 g 図及び第 8 h 図に、
チャンネル・モジュール・タイプ 3 の前記振幅及
び群遅延特性がそれぞれ示される。これもまた、
曲線 87, 88 よりそれぞれ理想的な曲線 61, 62 に最

チャンネル番号	モジュール番号	モジュール・タイプ (T ₁)
2	42	0
4	44	0
1	41	2
3	43	3
5	45	1

前述の式から計算された前記モジュラ・タイプ
の使用することで、第 8 a 図乃至第 8 g 図に多
重化する以前及び以後のフィルタ・モジュールが
気的特性に対する前記理想的なチャンネル特性の比
較が示される。既々まで連続したグラフ曲線 61 及
び 62 は、前記理想的なチャンネル応答である。曲
線 81, 82, 83, 84, 85, 86, 87, 88 はマルチブレ
クサ 46 のブロック図に於いて描かれた前記順序に
於いて継続接続される以前の前記フィルタ・モジ
ュール特性である。曲線 71, 72, 73, 74, 75, 76,
77, 78 は全てのフィルタ・モジュールがマルチブ
レクサ 46 の前記ブロック図に従って継続接続され
る以後の前記チャンネル応答である。

近される上記曲線 77, 78 を見ることがたやすく
できる。言替えれば、全体として対称的なチャン
ネル特性は、この発明に従ったフィルタ・モジ
ュールを継続接続することによって前記理想的な応
答に非常に接近され、且つ大いに高められるもの
である。

第 7 図に描かれた前記構接チャンネル・マルチ
ブレクサ 46 の特性が、第 9 図に示される。
チャンネル 2, 4, 1, 3, 5 は、それぞれ損失
応答曲線 83, 84, 85, 86, 87 を有する。第 4 c 図
と比べて第 9 図は、第 4 c 図に於いて示される前
記マルチブレクサ 28 の応答が多数の歪みを含むと
共に対称的とならない故に、相対的に完全に対称的
である前記マルチブレクサ 46 の全部の応答を見
ることがたやすくできる。この発明の前記マルチブ
レクサで、それはどのような多少の歪みも無しに
構接チャンネルを多重化するために、組合わせに
於いて対称的及び非対称的なフィルタ・モジ
ュールを使用することが可能である。この発明のマル
チブレクサは、非対称的な出波機能を作り出すフ

ィルタを利用し、更に前記マルチブレクサは対称的な応答を作り出すためにこのような経路に於いて作用され得る。

第7図には、チャンネルの1つの特定の順序が示される。しかしながら、この発明のマルチブレクサの利益は、周波数に関連して無作為の順序に於いて配列され得るチャンネルの所定の適正な数である。また、所定の優先周波数の追加的な単数または複数のチャンネルは、前記存在チャンネルの前記性能を妨げることなしに、及び前記存在チャンネルの前記周波数に関係なく、前記存在チャンネルに関連した上流位置に於いて、前記マルチブレクサの中へ挿入される前記追加的な単数または複数のチャンネルの間は、存在マルチブレクサに所定時間で追加されることが出来る。同様に、どのような存在チャンネルも、前記存在マルチブレクサの前記残存チャンネルの前記性能を妨げることなしに所定時間で、前記マルチブレクサから移動され得る全ての他のチャンネルの上流に位置される。

めに、下流のモジュールに伴って隣接したものである。むしろ、各フィルタは入力ポート及び出力ポートを有し、各モジュールの2つのフィルタの前記入力ポートは二次的なハイブリッド・カップラによって相互接続されるものであり、各モジュールの前記フィルタの前記出力ポートは二次的なハイブリッド・カップラによって相互接続されるものである。更により詳しくは、前記方法は第1の下流チャンネルを選択する工程、最後に選択される前記チャンネルの直に上流の前記チャンネルに従って選択する工程、及び以下のために順序及び各モジュールの前記実質上同一のフィルタを選択する工程とを含む。

(i) 所定のチャンネルは一对のトランスマッショントラブル・ゼロに伴って対称的な遮波機能を作り出すフィルタを有する隣接下流チャンネルを有さず、

(ii) 所定のチャンネルは前記船板のJW軸上の1つのトランスマッショントラブル・ゼロに伴って非対称的な遮波機能を作り出すフィルタを

第5図に描かれた従来技術のモジュールで、この発明の前記マルチブレクサの各フィルタは、入力ポート及び出力ポートを有し、各モジュールの2つのフィルタの前記入力は二次的なハイブリッド・カップラによって相互接続されるものであり、そして各モジュールの2つのフィルタの前記出力ポートは二次的なハイブリッド・カップラによって相互接続されるものである。前記モジュールは特定のインピーダンス、例えば終端抵抗器Rによって決定される全ての使用されないポートを含む。

隣接チャンネル・マルチブレクサの構成方法で、前記マルチブレクサは実質上同一の2つのフィルタを伴ったモジュールを有する各チャンネル、及びこれらの動作周波数に関連して隣接的に多重化される少なくとも2つのチャンネルを有する。前記方法は、少なくとも1つのモジュールのフィルタを選択する工程を含んでおり、それは全体として対称的な応答を作り出すこのような経路に於ける前記マルチブレクサに於いて動作すると共に、非対称的な遮波機能を作り出す前記フィルタのた

有する前記チャンネルの低い帯域上の1つの隣接下流チャンネルを有し、

(iii) 所定のチャンネルは前記船板のJW軸上の1つのトランスマッショントラブル・ゼロに伴って非対称的な遮波機能を作り出すフィルタを含む前記チャンネルの前記高い帯域上の1つの隣接下流チャンネルを有し、

(iv) 所定のチャンネルはトランスマッショントラブル・ゼロ無しで論理的なチェビシェフ遮波機能を作り出すフィルタを有する前記チャンネルの前記低い及び高い帯域上の2つの隣接下流チャンネルを有する。

新規の単数または複数のチャンネルを追加する方法は、前記マルチブレクサの前記存在チャンネルに関連した下流の位置に於いて前記追加的なチャンネルを挿入することによって、前記マルチブレクサに対する所定の優先周波数の所定のチャンネルを追加する工程を含む。同様に、前記マルチブレクサから単数または複数のチャンネルを移動する工程の方法は、前記マルチブレクサの前記移

動チャンネルに関連した上流の位置に於ける所定の単数または複数のチャンネルを移動する工程を含む。

以下の例に於いて、これらはこの発明に従ってチャンネルの多數の他の配列が述べられるものである。前記チャンネルは、前記記述に於いて述べられた前記式を利用すると共に、この発明の方法に従って選択されるものである。1つは、この発明により知るようになり、それは前記発明に於いて述べられるような各モジュール・タイプのための前記設計基準を簡単に供給するためであるが、前記式を実際には使用するために必要ではないものであることが発見される。

例 1

チャンネル	モジュール	モジュール・	下流
番号	番号	タイプ (T _i)	
3	1	0	↑
2	2	2	
1	3	2	
4	4	1	

流の位置で各々同時にまたは別々に1つずつ追加され得る。同様にこれらのチャンネルは、第1のチャンネル5、第2のチャンネル4及び第3のチャンネル4を移動することによる時間で、1つまたは一緒に移動され得る。

例 3

チャンネル	モジュール	モジュール・	下流
番号	番号	タイプ (T _i)	
4	1	0	↑
2	2	0	
1	3	2	
3	4	3	
5	5	1	

この例では、地上局オペレータは、上流となるチャンネル1及び下流となるチャンネル4で、通常チャンネル1、2、4で構成されたいものである。故に、チャンネル3及び5は、前記上流位置に於いて追加され得る。また、前述して述べたように、チャンネル5及び3と同等のチャンネル1は、前記残存チャンネルに関連した上流位置に

この例では、前記マルチブレクサがチャンネル2及び3のみで初めて構成していたものである。既にチャンネル1が追加され、更にその後チャンネル4が追加されていたものである。同様に、前記処置を反対にすることによって、チャンネル4は前記残存チャンネルの前記性能に影響を及ぼすことなく、前記マルチブレクサから移動され得る。チャンネル1はその後の時間で移動されるか、またはチャンネル4と同時に時間で移動され得る。

例 2

チャンネル	モジュール	モジュール・	下流
番号	番号	タイプ (T _i)	
2	1	0	↑
1	2	2	
4	3	0	
3	4	3	
5	5	1	

この例では、地上局オペレータが、この発明に従ってチャンネル1及び2で初めて構成していたものである。後程、チャンネル3、4及び5が上

於いて前記チャンネルが移動される間、同時にまたは連続的に移動され得る。

例 4

チャンネル	モジュール	モジュール・	下流
番号	番号	タイプ (T _i)	
4	1	0	↑
3	2	2	
2	3	3	
5	4	1	
1	5	2	
7	6	0	
6	7	3	

この例では、前記マルチブレクサがチャンネル2、3及び4で、この発明に従って通常構成されていたものである。上記順序に於いて、後程、チャンネル5が追加されていたものであり、チャンネル1、7及び6が続く。他の例で、所定数のチャンネルは、前記残存チャンネルに関連して上流位置に於いて前記チャンネルが移動される間移動され得ることができる。

前記例から、この発明に従って初めて初めに設計するマルチブレクサの重要性は、前記存在チャンネルに閑連した上流位置に於ける追加となる間、各チャンネルが所定の無作為の順序で事实上所定数のチャンネルを追加するためには可能であるそれを見ることがたやすくできる。同様に、所定のチャンネルは、前記チャンネルが前記残存チャンネルに閑連した上流位置に於いて移動される間所定時間で移動され得る。加えて、この発明の前記応答特性は、従来技術のマルチブレクサの幾つかによつて達成されたそれらを越える改善となる。例は、チャンネルの特定の配列の与えられていた間、前記記述が利用され得る所定の適正な数のチャンネルの、事实上所定の配列及び所定の経路に於いて限定すべく意図とはならない。

【発明の効果】

以上のようにこの発明によれば、存在チャンネルの動作を妨げることなしに追加または移動することのできるチャンネル、及び相対的な周波数のどのような無作為の順序でも配列されることが可

能となる。更に、全てのチャンネルのための群遅延性能及び実質上完全に対称的な通過帯域損失変化を作り出すことが可能となる。

4. 図面の簡単な説明

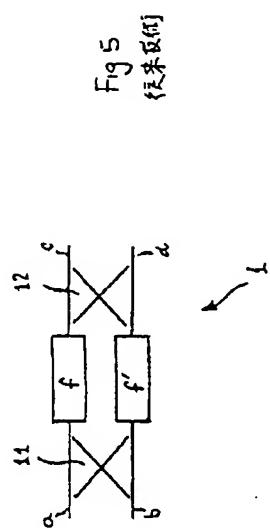
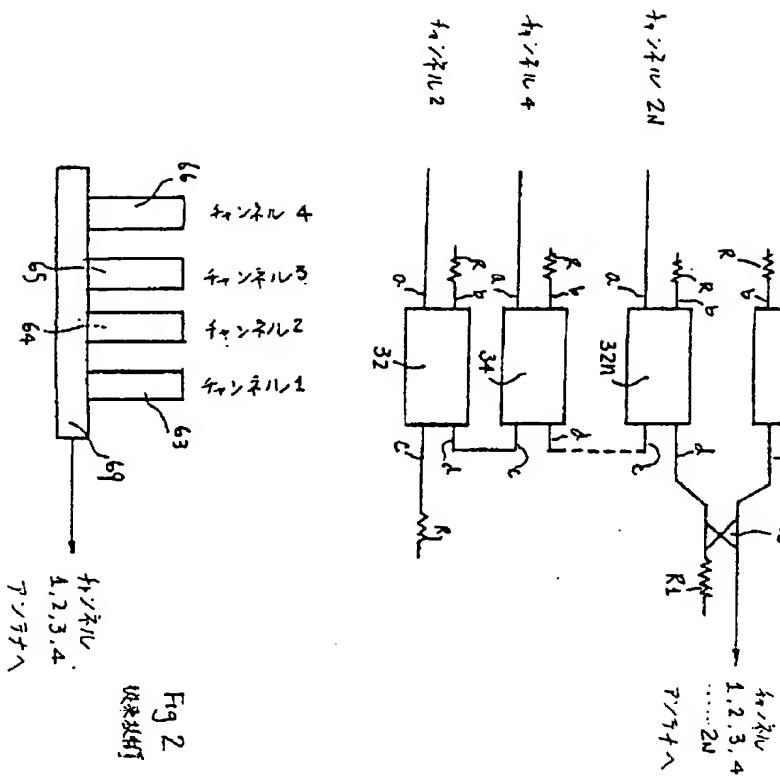
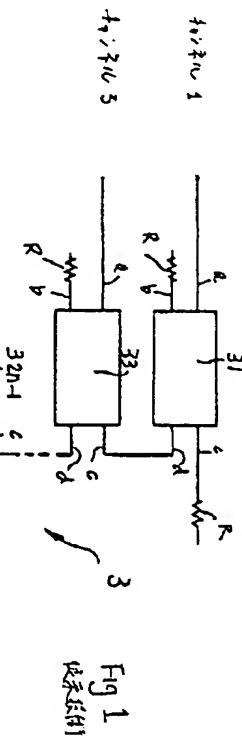
第1図は従来技術の地上局接続チャンネル・マルチブレクサのブロック図、第2図は従来技術のマニホールド結合した接続チャンネル・マルチブレクサのブロック図、第3図は従来技術のハイブリッド結合した接続チャンネル・マルチブレクサのブロック図、第4a図は第3図に示された前記従来技術のマルチブレクサのチャンネルのための代表的な振幅性能特性を示すグラフ図、第4b図は第3図に示された従来技術のマルチブレクサのチャンネルのための代表的な群遅延性能特性を示すグラフ図、第4c図は第3図に示された従来技術の接続したマルチブレクサの全体の性能特性を示すグラフ図、第5図は直角ハイブリッド結合した方向性フィルタを有する従来技術のチャンネル・フィルタ・モジュールの概略図、第6a図はこの発明に従ったフィルタ・モジュール・タイプ0の

振幅特性を示すグラフ図、第6b図はこの発明に従ったフィルタ・モジュール・タイプ1の振幅特性を示すグラフ図、第6c図はこの発明に従ったフィルタ・モジュール・タイプ2の振幅特性を示すグラフ図、第6d図はこの発明に従ったフィルタ・モジュール・タイプ3の振幅特性を示すグラフ図、第7図は合成したチャンネル周波数順序に於いて多重化されたこの発明の接続チャンネル・マルチブレクサのブロック図、第8a図は多重化する以前及び以後のこの発明に従ったチャンネル・モジュール・タイプ0の振幅特性を示すグラフ図、第8b図は多重化する以前及び以後のこの発明に従ったチャンネル・モジュール・タイプ0の群遅延特性を示すグラフ図、第8c図は多重化する以前及び以後のこの発明に従ったチャンネル・モジュール・タイプ2の振幅特性を示すグラフ図、第8d図は多重化する以前及び以後のこの発明に従ったチャンネル・モジュール・タイプ2の群遅延特性を示すグラフ図、第8e図は多重化する以前及び以後のこの発明に従ったチャンネル・モジ

ュール・タイプ1の振幅特性を示すグラフ図、第8f図は多重化する以前及び以後のこの発明に従ったチャンネル・モジュール・タイプ1の群遅延特性を示すグラフ図、第8g図は多重化する以前及び以後のこの発明に従ったチャンネル・モジュール・タイプ3の振幅特性を示すグラフ図、第8h図は多重化する以前及び以後のこの発明に従ったチャンネル・モジュール・タイプ3の群遅延特性を示すグラフ図、第9図はこの発明に従った接続チャンネル・マルチブレクサの全部の性能特性を示すグラフ図である。

11、12…二次的ハイブリッド・カップラ、21、22、23、…2n、31、32、33、34、32n-1、32n、41、42、43、44、45…フィルタ・モジュール。

出版人代理人 弁理士 路江武蔵



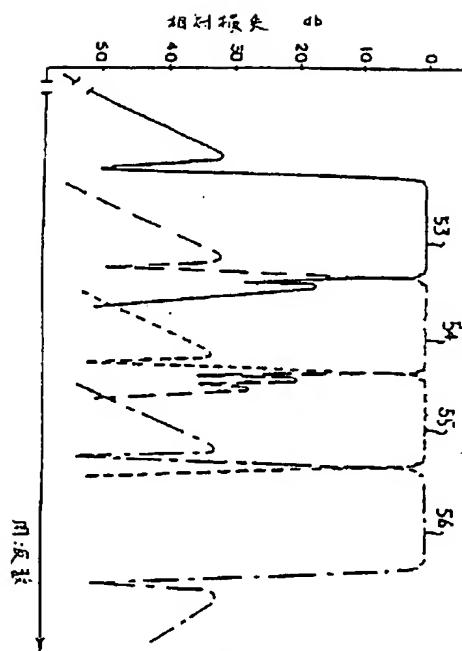


Fig 4a
代表波形

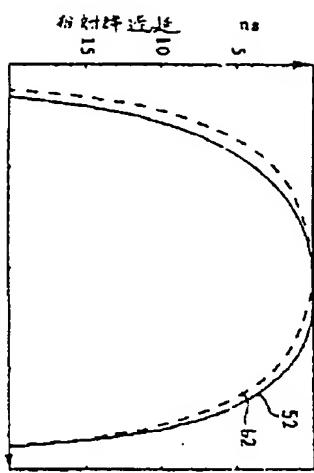


Fig 4b
代表波形

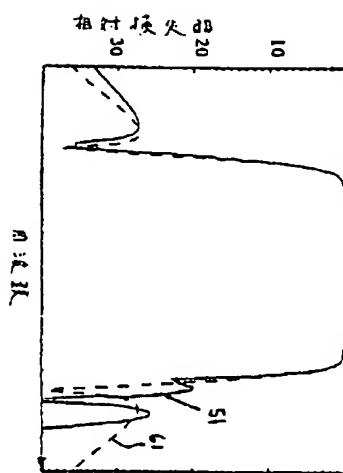


Fig 4c
代表波形

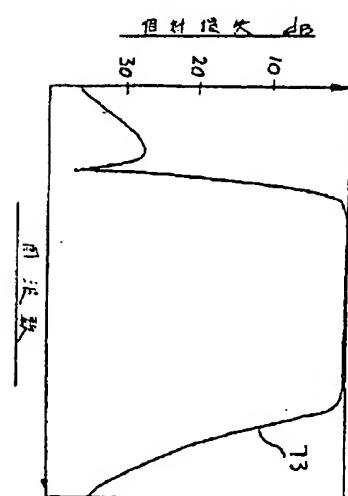


Fig 6a
代表波形

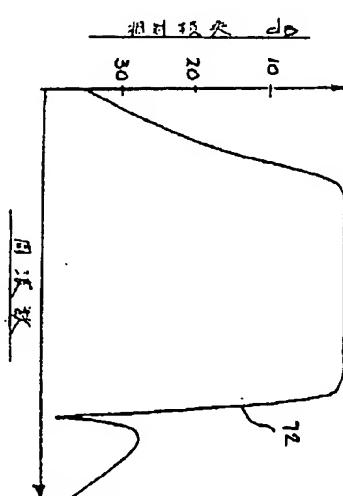


Fig 6b
代表波形

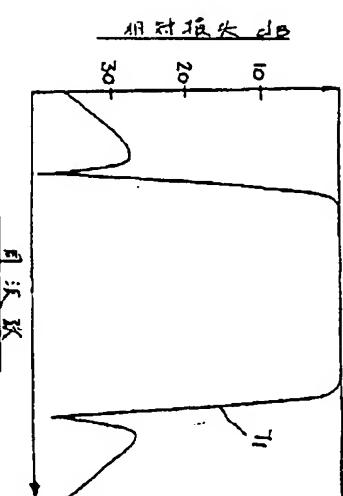


Fig 6c
代表波形

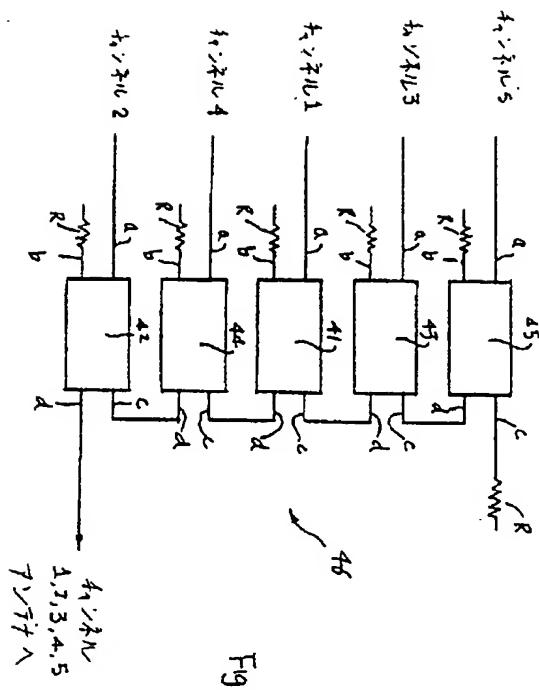


Fig 7

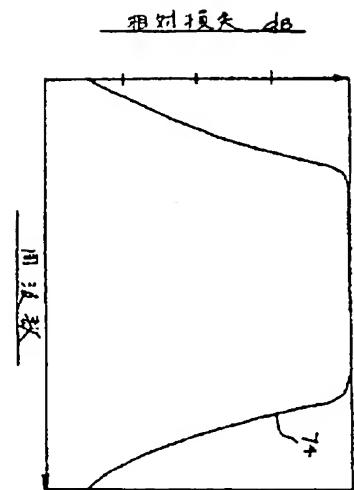


Fig 6d

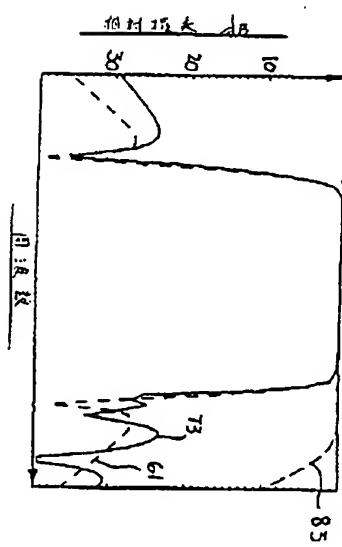


Fig 8c

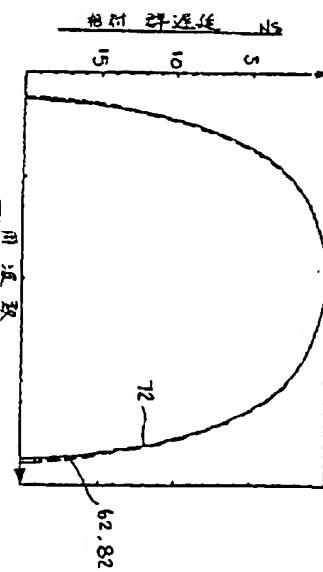


Fig 8b

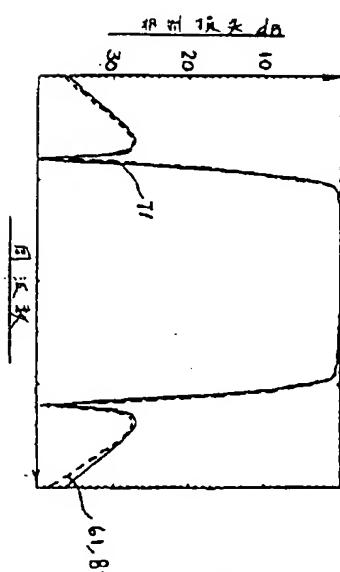


Fig 8a

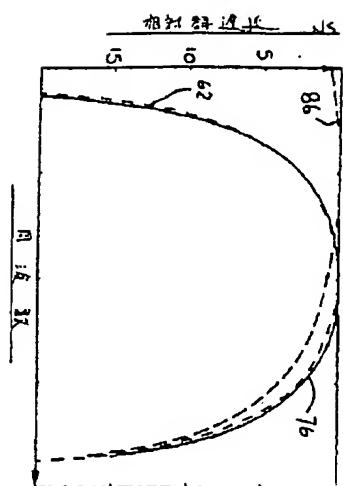


Fig 8f

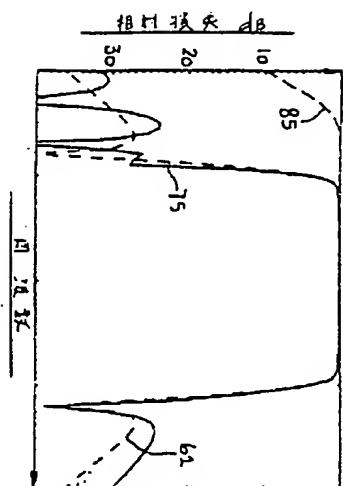


Fig 8e

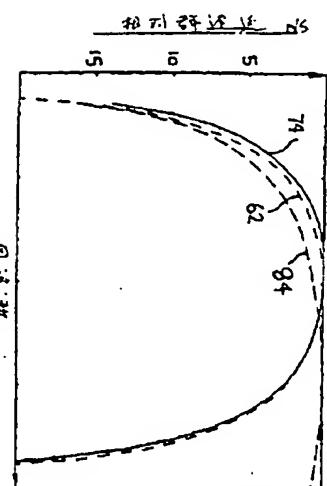


Fig 8d

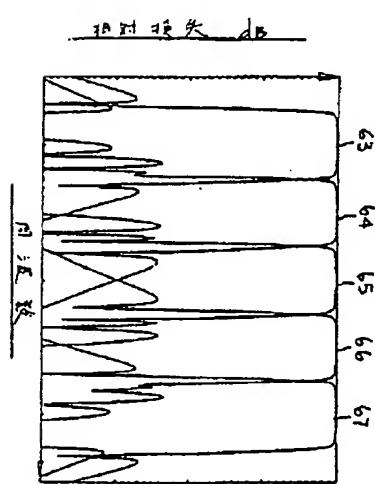


Fig 9

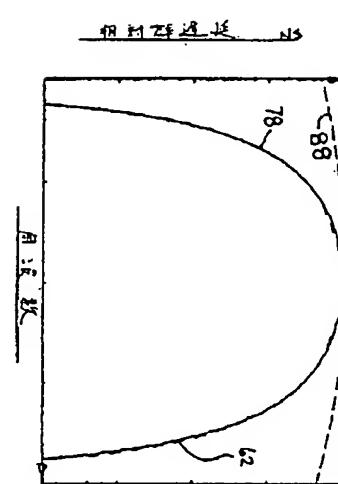


Fig 8h

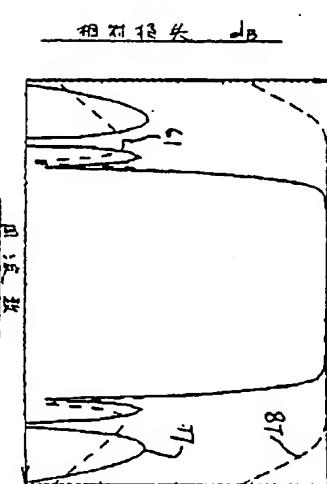


Fig 8g